

тивление \dot{Z}_a , через которое подводится питание к анодам ламп модулятора, и сопротивление присоединяемой внешней нагрузки \dot{Z}_n (рис. 4.3), т. е. сопротивление промежутка сетка—катод модулируемого каскада.

Зависимость активной части сопротивления присоединяемой нагрузки R_n от величины выходного напряжения модулятора вызывает появление нелинейных искажений. Эти нелинейные искажения остаются в допустимых пределах только в том случае, когда ток, протекающий через нагруженное сопротивление \dot{Z}_a , в несколько раз (обычно раз в десять) больше максимального импульса сеточного тока модулируемого каскада. Поэтому приходится, как правило, прибегать к параллельному включению ламп в модуляционном усилителе, как это показано на рис. 4.3.

Кроме этого, наличие большой ёмкостной части нагрузки, образованной входной ёмкостью модулируемого каскада и ёмкостью монтажа, вынуждаетставить малые анодные сопротивления для избежания недопустимых линейных искажений. Последнее также требует пропускания большого тока через анодное сопротивление Z_a для получения достаточно больших напряжений на нагрузке \dot{Z}_n . В результате обычные мощные модуляционные усилители оказываются в энергетическом отношении весьма неэффективными. Поэтому применяются схемы, в которых нагруженное сопротивление заменяется управляемой лампой. Эти схемы получили название схем с параллельным управлением [75, 76, 79].

Основным отличием усилителей с параллельным управлением является то, что в них постоянное нагруженное сопротивление \dot{Z}_a заменено управляемой лампой, т. е. переменным активным сопротивлением (рис. 4.4). На сетку этой управляемой лампы L_2 подается напряжение, противоположное по фазе напряжению сетки первой лампы L_1 . Это напряжение получается в самом усилителе при помощи специальных сопротивлений связи (или специальных усилительных каскадов), включаемых в различных схемах по-разному (см. ниже). На рис. 4.4, поясняющем принцип работы этих схем, сопротивления связи не показаны. Так как управляемая лампа включается параллельно внешней нагрузке \dot{Z}_n , такие схемы и